**Satz:**

Die DTM-Sprachen sind genau das Gleiche wie die NTM-Sprachen.

Beweis: Es reicht zu zeigen:

Für jede einfache NTM $M=(\Sigma,\Gamma,\#,Q,S,F,\Delta)$ existiert eine 2-Band DTM M' , sodass $x \in L(M)$ genau dann wenn $x \in L(M')$

Idee: M' simuliert hintereinander "alle" möglichen Abläufe von M bei Eingabe x , bis ein akzeptierender Ablauf gefunden wird. (Wird keiner gefunden, wird x auch nie akzeptiert.)

Verwende einen "Leitstring", der bei jedem Ablauf ermöglicht, die nicht-deterministischen Wahlmöglichkeiten deterministisch zu treffen.

02.12.2015

2

Für "Situation" $S=(q,A) \in Q \times \Gamma$

sei W_S die Anzahl der in S anwendbaren Regeln in Δ .

$W = \max\{W_S \mid S \in Q \times \Gamma\}$

Für jede Situation S , gib den in S anwendbaren Regeln eine feste Ordnung.

Sei $LS = \{1, \dots, W\}^*$ die Menge der "Leitstrings".

Verwendung von Leitstring $I = (i_1, i_2, \dots, i_k) \in LS$ bedeutet:

Simuliere M mit Eingabe x für k Schritte.

Verwende im j -ten Schritt die i_j -te anwendbare Regel

(falls so eine Regel nicht existiere, stoppe diese Simulation)

02.12.2015

3

Die deterministische TM M' verwendet

Arbeitsband 1 für die Simulation des Bandes der Maschine M

Arbeitsband 2 für den aktuellen Leitstring

M' generiert einen Leitstring nach dem anderen auf Arbeitsband 2.

Für jeden Leitstring I :

Kopiere Inhalt des Eingabebandes auf Arbeitsband 1.

Verwende Leitstring I für Simulation von M auf Arbeitsband 1.

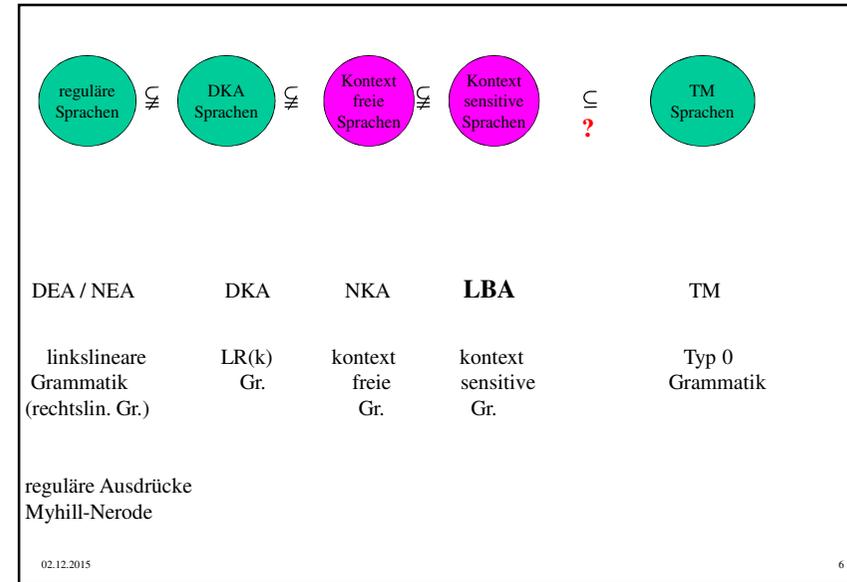
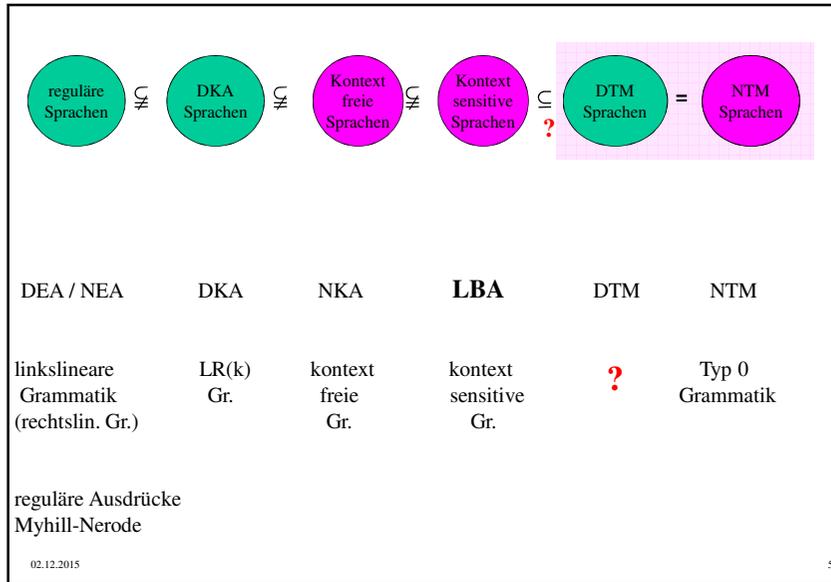
Wenn dabei M Eingabe x akzeptiert,

dann soll M' ebenfalls x akzeptieren.

Sonst löscht M' den Inhalt von Arbeitsband 1.

02.12.2015

4



Ein alternativer Rechenmechanismus: Register Maschinen

k-Register Maschine:
 Speicher: x_1, \dots, x_k k "Register", jeder speichert eine natürliche Zahl

Operationen: $x_i = x_j \text{ op } x_k$ mit $\text{op} \in \{ +, \div, *, \text{div}, \text{mod} \}$

$x_i = x_j \text{ op } c$ $a \div b = \max\{a-b, 0\}$
 $x_i = c$ $a \text{ div } b = \lfloor a/b \rfloor$

(tunix) c Konstante

Prädikate: $x_i =? 0$

mit der üblichen Semantik

02.12.2015 7

Ein alternativer Rechenmechanismus: Register Maschinen

Programm: endliche Menge von Befehlen folgender Form

Label: **Operation goto** Label

Label: **if Prädikat then Operation goto** Label
else Operation goto Label

mit der üblichen Semantik

Es gibt zwei besondere Label: *Start, Halt*

02.12.2015 8

Programm: endliche Menge von Befehlen folgender Form

Label: **Operation goto** Label

Label: **if Prädikat then Operation goto** Label
else Operation goto Label

mit der üblichen Semantik

Es gibt zwei besondere Label: *Start, Halt*

Ein Programm Π berechnet Funktion $f_{\Pi}: \mathbb{N}^m \rightarrow \mathbb{N}^n$

Registerinhalte

vor der Durchführung von Π : $x_1=a_1, \dots, x_m=a_m, x_{m+1}=0 \dots x_k=0$

nach der Durchführung von Π : $x_1=b_1, \dots, x_m=b_n$

$$f_{\Pi}(a_1, \dots, a_m) = (b_1, \dots, b_n)$$

02.12.2015

9

Beispielprogramm für $f(x) = \begin{cases} 1 & \text{falls } x \text{ eine Primzahl} \\ 0 & \text{sonst} \end{cases}$

Start: $x_1 = x_1 \div 1$

L1: **if** $x_1 = ? 0$ **then** $x_1 = 0$ **goto** *Halt*
else $x_1 = x_1 + 1$ **goto** *L2*

L2: $x_2 = x_1 \div 1$ **goto** *Loop*

Loop: $x_3 = x_2 \div 1$ **goto** *L3*

L3: **if** $x_3 = ? 0$ **then** $x_1 = 1$ **goto** *Halt*
else **goto** *L4*

L4: $x_4 = x_1 \bmod x_2$ **goto** *L5*

L5: **if** $x_4 = ? 0$ **then** $x_1 = 0$ **goto** *Halt*
else $x_2 = x_2 \div 1$ **goto** *Loop*

Halt:

if $x < 2$ **then** **return** 0

$d = x - 1$

while $d > 1$ **do**

if d teilt x **then** **return** 0
else $d = d - 1$

return 1

$x_1 \dots x$ (oder Ausgabe)

$x_2 \dots d$

$x_3 \dots d-1$

02.12.2015

10