



Produktvideo  
finden Sie auf



## Unterstützte Applikationssoftware

E.d.a.s. WinPlus <sup>TM</sup> 

**DASYLab**<sup>TM</sup>  
Data Acquisition System Laboratory



**NATIONAL INSTRUMENTS**<sup>TM</sup>  
**DIAdem**<sup>TM</sup>

**NATIONAL INSTRUMENTS**<sup>TM</sup>  
**LabVIEW**<sup>TM</sup>

API für C/C++, Delphi,  
Python unter Windows  
Linux, MacOS und Android  
und für DotNET(C#, F#,  
VB.NET, IronPython, ...)

MultiChoice USB Basic im stabilen, formschönen Aluminium-Gussgehäuse, 12-Kanal-225kHz pro Kanal simultan Erfassung mit 16-Bit-Auflösung bei analoger Erfassung, 4-Kanal-D/A-Wandler 10kHz, Signalanschlüsse durch abziehbare Weidmüller-Schraubklemmen, Digital-Port 16 in vier Bit-Gruppen als Ein-/Ausgänge umschaltbar, 2x32-Bit-10-MHz-Ereigniszähler, mit abziehbaren Weidmüller-Schraubklemmen.

## Technische Eigenschaften:

- A/D 16 Bit 225kHz pro Kanal 12SE
- D/A 16 Bit 10kHz 4 Kanal
- TTL Ein/Ausgang 16 Bit
- 2 Zähler 32 Bit / Inkrementalzähler
- Externer Trigger/Takt u. Synchronisation mehrere Geräte.



## Analoge Ausgänge

Kanäle	4
Auflösung	16 Bit
Ausgaberate (Summe)	10kHz
Spannungsbereiche	±10V
Ausgangsstrom	±5 mA
Ausgangsimpedanz	0.2 Ohm
Nichtlinearität	< ±0.1 %, typ.
Nullpunktfehler	< ±0.1 %, typ.
Einschwingzeit bis zu 0.012 % FSR	5 µs, 20V Schritt
Steigungsrate	10 V / µs
Nullpunktdrift	±5 ppm / °C, typ.
Bereichsdrift	±5 ppm / °C, typ.
Monotonie	Garantiert
Signalanschluss	Weidmüllerklemme



## Analoge Eingänge

Kanäle	12 Single-Ended Eingänge
Auflösung	16 Bit
Abtastrate (Summe)	225kHz pro Kanal
Spannungsbereiche	±10V; ±5V
Strommessbereich (optional)	0-20mA oder 4-20mA (GOC-30D0-0)
Systemgenauigkeit	0.009% = 1,8mV
A/D-Wandlungszeit	4 µs
Eingangsimpedanz	1 G, 30 pF
Maximale Eingangsspannung in Betrieb	±35 V
BIAS-Strom	±40 nA
Nichtlinearität	±3 LSB
Stufungsfehler	±3 LSB
Quantisierungsfehler	< ±1 LSB
Bereichsfehler	Abgleichbar
Nullpunktfehler	Abgleichbar
A/D-Nullpunktdrift	±7 ppm / °C
Monotonie	±2,5 LSB
Signalanschluss	Weidmüllerklemme



## Digitale Ein/Ausgänge

Dig.-In/Out Kanäle	16 (umschaltbar in vier Bit Gruppen)
Logik Familie	LVC MOS
Logic Sense	2.0 V
Logic Low Input Voltage	0.4 V
Logic High Input Current	0.5 µA
Logic Low Input Current	0.1 µA
Logic High Output Voltage	3.1 V min.
Logic Low Output Voltage	0.1 V max.
Logic High Output Current	-2,5 mA
Logic Low Output Current	-2,5 mA
Termination	None
Maximale Eingangsspannung in Betrieb	+5 V
Signalanschluss	Weidmüllerklemme
synchrone Erfassung	der digitalen Eingänge u. Zähler mit den Analog-Werten

